

:

包 机 原、作 三 内，各占 1/3。

一. 1. 及其 ， 单分 与 /
 。2. 及 。3. 和 列 及 ， 日。4. 与
 存储， 和 压 存储。5. 二义 及 ， 二义 ， 二撰 ，
 平 二义 ， 哈夫 ， ， 入和删 。6. 与 ， 存储及
 作 。7. 图 ， 存储 ， 作及 。8. 及典
 哈 。排 及典排 。

二. 机 原 : 1. 与 : 入 ; 入 ; 和功 ;
 , Amdahl 。2. 令: 机 ; 机 作 , 不同
 ; 各 令 本, 以及原 , 机 件 支 ; 本, MIPS 令 体
 。3. 机 : 机 加 减 乘 。 , IEEE754 准, 。
 4. 器: 以及 ; ; 及其
 制: 冒、 冒、 制冒 ; 冒 发与 ; 制冒 中假 分支不发、
 分支 、 动 分支 与 。5. 存储器 : 存储器
 ; cache 本原 ; cache 估与 。 存储器; 存储器、
 和 cache。 存储器、cache、内存 一 。6. 存储 和其他 I/O 主 :
 可信、可 和可 ; 存储器; flash; 器、内存及 I/O ; 、
 DMA、 ; 中 以及中 优先 ; 价 冗余 列。

三. 作 : 1. 作 、 在、功 和 供 务。2. 与 , 机
 , 同 与互 (信号 , 典同), 死 (全 ,)。3.
 内存 (分 , 分段), 内存 (分 ,
)。4. 件 , , 与 ()。

参 书 :

《 》(二) 主 出
 《 机 与 : 件/ 件 口 MIPS (原书 6)》[] •A. David
 A. Patterson) [] •L. 亨 机 业出

《 机 与 件/ 件 口 RISC-V (原书 2)》[] •A. David
A. Patterson) [] •L. 亨 刘先华 机 业出

《 机 原 (微)》 人 出

《 机 作 (四)》 小丹 学 出